**Những câu không có trong đề cương**

**Câu 2 (2 điểm):** Phân tích, xác định khi CPU thực hiện lệnh ghi dữ liệu vào bộ nhớ thì các chân tín hiệu ALE và READY có thể cùng có tín hiệu tại một thời điểm không ?

**Câu 2 :** Phân tích, xác định khi chân READY của 8088 có tín hiệu thì các chân A16S3 – A19S6 có thể có tín hiệu hay không, nếu có thì truyền tín hiệu gì?

**Câu 2 :** Phân tích, xác định trong trường hợp tín hiệu truyền từ chân AD7 của 8088 đi đến Bus địa chỉ thì những chân tín hiệu nào khác của bộ vi xử lý 8088 có liên quan?  
**Câu 2 :** Phân tích, xác định có trường hợp nào cả 2 chân DEN và chân DT/R của 8088 cùng có tín hiệu hay không ?

**Câu 2 :** Phân tích, xác định khi chân A8 của bộ vi xử lý 8088 có tín hiệu thì chân DEN có thể có tín hiệu hay không?

**Câu 2 :** Phân tích, xác định khi bộ vi xử lý 8088 thực hiện lệnh ghi dữ liệu vào bộ nhớ, có phải chân tín hiệu TEST sẽ nhận tín hiệu trước khi chân WR truyền tín hiệu ra ngoài?

**Câu 2 :** Phân tích, xác định khi trên bus địa chỉ đang nhận tín hiệu truyền từ bộ vi xử lý 8088, thì những chân tín hiệu nào của 8088 cũng đang phải truyền tín hiệu ra ngoài?